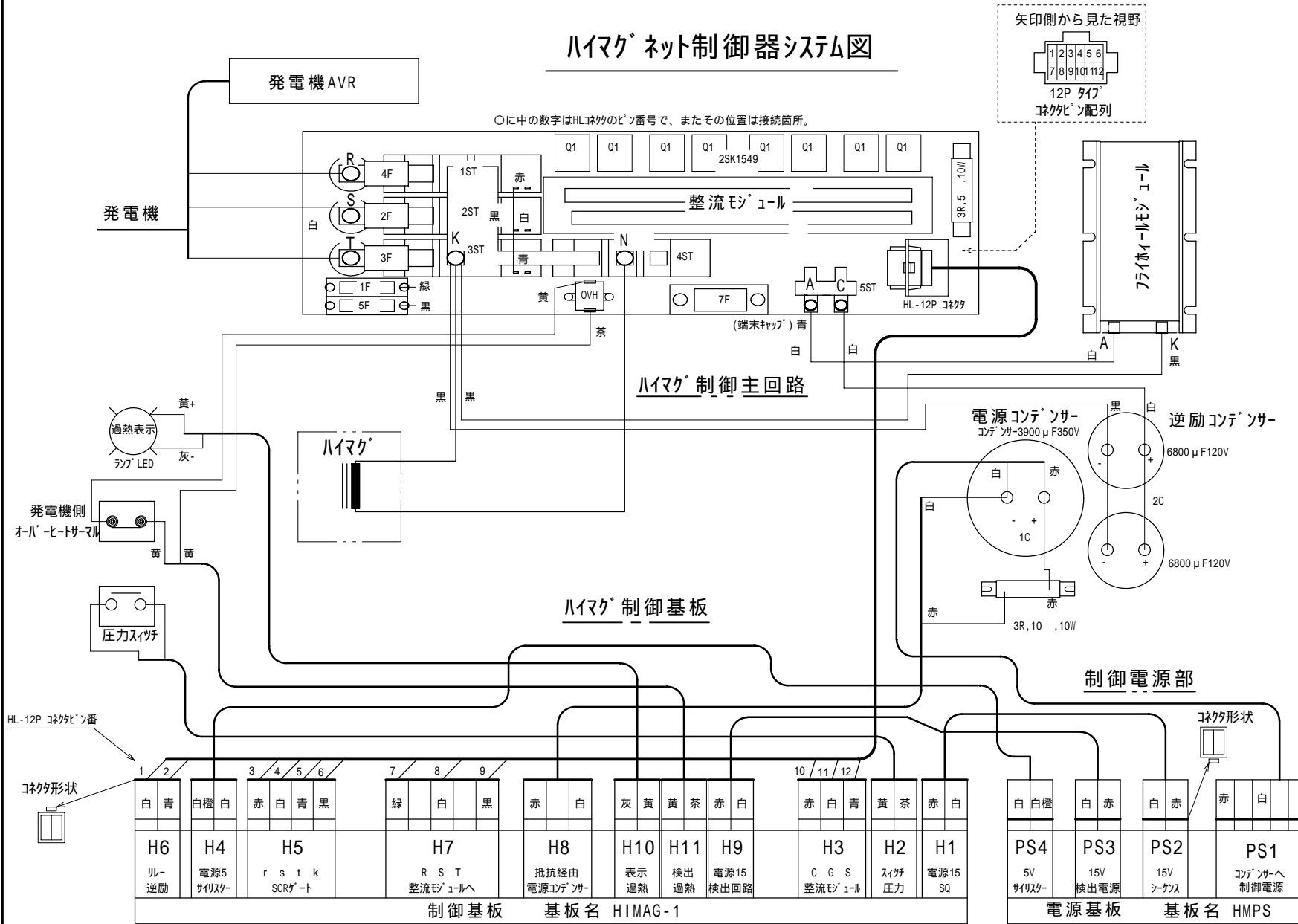


# ハイマク ネット制御器システム図



上記基板のコネクタの配列は、各基板の端子側のケース下部に貼られているシールを手前にして、コネクタを見た時の配列である。

SCALE	DATE	1997/09/02	REVICED	1997/12/09	整流モジュール コネクタ処理
	DRAWING, BY	CHECKED, BY	PROJECTION	3RD ANGLE METHOD	
	DRAWING No	ハイマク ネット制御器システム図			
	KYOEI ELECTRIC CO., LTD.				